This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, Please do not report the images to the Image Problem Mailbox. (1) Japanese Patent Application Laid-Open No. 7-135659 (1995)

"Dynamic Image Decoding Control Apparatus"

The following is an extract relevant to the present application.

The invention disclosed here relates to a dynamic image decoding control apparatus comprising; a plurality of comparators have the plurality of threshold values of the same number concerning the amount of encoding data and output inequalities between the amount of encoding data accumulated in a code buffer memory and the plurality of threshold values concerning the amount of encoding data; and a code buffer memory control portion receives the outputs of the plurality of comparators and prevents an underflow or an overflow of the code buffer memory by controlling the code buffer memory and a picture memory, such as stopping readout encoding data and thinning out encoding data, according to the outputs of the plurality of comparators.

10

5



(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平7-135659

(43)公開日 平成7年(1995)5月23日

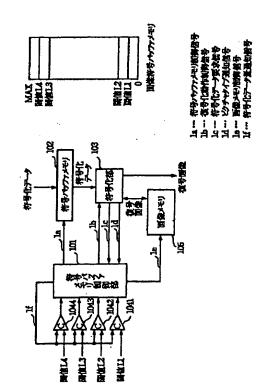
(51) Int.Cl. ⁶		識別記号	庁内整理番号	F I	•			技術表示箇
H04N	7/32	• •	•					
G06T	9/00	•						
HOSM	7/36		8842-5 J					
				H04N	7/ 137	•		2
			8420-5L	G06F	15/ 66	1	330	J
				審査請	求有	静求功	質の数3	OL (全 12 頁
(21) 出願番号		特顯平5-282856		(71)出顧人	0000042	237	<u>-</u>	
	•			1	日本電気	瓦株式会	社	
(22)出顧日		平成5年(1993)11]	東京都洋	基区芝 王	订目74	野1号	
				(72)発明者	三瓶	垒也		•
	1]	東京都維	B区芝 王	订目74	針1号 日本電気機
					式会社内	4		
				(74)代理人	弁理士	京本	直樹	(外2名)
						,		
								•
			,					
	. •		·			-		
								•

(54) 【発明の名称】 動画像復号制御装置

(57)【要約】

【目的】アンダーフローまたはオーバーフロー防止処理 に際し、復号画像の不自然さを現象できる動画像復号制 御を実現する。

【構成】符号化データ量に関係する複数の閾値と、同数の比較器とを持ち、前記複数の比較器は符号パッファメモリに蓄積された符号化データ量と前記符号化データ量に関する複数の閾値との大小関係を出力し、前記比較器の出力は符号パッファメモリ制御部に入力され、前記符号パッファメモリ制御部は前記比較器の出力に従って、符号化データの読み出し停止、符号化データの間引きなどの符号パッファメモリおよび画像メモリ制御を行いアンダーフローまたはオーバーフローを防止する。



【特許請求の範囲】

【請求項1】 符号を蓄積するバッファメモリと、該バ ッファメモリの出力からIーピクチャ(フレーム内符号 化画像)、Pーピクチャ(前方向予測符号化画像)、B ーピクチャ(双方向予測符号化画像)を復号する復号器 と、該復号器の処理過程でIービクチャおよびPービク チャを一時的に蓄積する画像メモリと、該バッファメモ リに蓄積した符号量と外部から設定する第1の閾値およ び第2の閾値とを比較する比較器とを有し、該第1の閾 値を該第2の閾値よりも小さいものとして、該バッファ メモリに蓄積した符号量が該第1の閾値と該第2の閾値 との間にある場合には、1フレームのI-ビクチャまた はPービクチャを復号した直後から、該バッファメモリ に蓄積した符号量が該第2の閾値を上回るまで該バッフ アメモリの読み出し停止と該画像メモリからの反復読み 出しを行い、該バッファメモリに蓄積した符号量が該第 1の閾値よりも少ない場合には、該バッファメモリに蓄 積した符号量が該第2の閾値を上回るまで該バッファメ モリの読み出し停止と該画像メモリからの反復読み出し を行うことを特徴とした動画像復号制御装置。

【請求項2】 符号を蓄積するバッファメモリと、該バ ッファメモリの出力からIーピクチャ(フレーム内符号 化画像)、P-ピクチャ(前方向予測符号化画像)、B - ピクチャ (双方向予測符号化画像)を復号する復号器 と、該復号器の処理過程でIービクチャおよびPービク チャを一時的に蓄積する画像メモリと、該バッファメモ リに蓄積した符号量と外部から設定する第1の閾値およ び第2の閾値とを比較する比較器とを有し、該第1の閾 値を該第2の閾値よりも小さいものとして、該バッファ メモリに蓄積した符号量が該第1の閾値と該第2の閾値 との間にある場合には、1フレームのI-ピクチャまた はPービクチャを復号した直後から、該バッファメモリ に蓄積した符合量が該第1の閾値を下回るまで該バッフ ァメモリの符合すべてを読み取ばし、読み取ばしたフレ ームに変えて該画像メモリからの読み出しを行い、該バ ッファメモリに蓄積した符合量が該第2の閾値よりも多 い場合には、該バッファメモリに蓄積した符合量が該第 1の閾値を下回るまで該バッファメモリの符合すべてを 読み取ばし、読み取ばしたフレームに変えて該画像メモ リからの読み出しを行うことを特徴とした動画像復号制 御装置。

【請求項3】 符合を蓄積するパッファメモリと、該バ ッファメモリの出力からI-ピクチャ(フレーム内符号 化画像)、P-ピクチャ(前方向予測符号化画像)、B ーピクチャ(双方向予測符号化画像)を復号する復号器 と、該復号器の処理過程でI-ビクチャおよびP-ビク チャを一時的に蓄積する画像メモリと、該パッファメモ リに蓄積した符合量と外部から設定する第1の閾値およ び第2の閾値とを比較する比較器とを有し、該第3の閾 値を該第4の閾値よりも小さいものとして、該バッファ

メモリに蓄積した符合量が該第1の閾値と該第2の閾値 との間にある場合には、1フレームの I-ピクチャまた はP-ピクチャを復号した直後から、該バッファメモリ に蓄積した符合量が該第1の閾値を下回るまで該バッフ アメモリの符合の内Bービクチャの符合だけを読み飛ば し、読み飛ばしたフレームに変えて該画像メモリからの 読み出しを行い、該バッファメモリに蓄積した符号量が 該第2の閾値よりも多い場合には、該バッファメモリに 蓄積した符号量が該第1の閾値と該第2の生血との間に なるまで該バッファメモリの符合すべてを読み取ばし、 読み取ばしたフレームに変えて該画像メモリからの読み 出しを行うことを特徴とした動画像復号制御装置。

【発明の詳細な説明】

[0001]

स्वर र≖१४%,5% 【産業上の利用分野】本発明は、同画像符号の復号化に おいて、符号化データの伝送速度と復号化速度の間で速 度整合をとる符号バッファメモリおよび画像メモリを有 する復号装置に関し、特に符号量が通常の符号バッファ メモリ範囲を逸脱したときの符号パッファメモリおよび、 画像メモリの制御方式に関する。

[0002]

【従来の技術】動画像の符号化において、符号化データ の伝送速度と復号化速度との間で速度整合をとるために 符号パッファメモリを使用しているが、符号化データの 伝送速度に対して復号化速度が遅い場合には、符号バッ ファメモリに符号化データが蓄積され、符号バッファメ モリがオーバーフローする恐れがある。オーバーフロー して符号化データが符号パッファメモリに蓄積できずに 欠落すると復号を続けることができなくなり、また正常 な状態に復帰できるまで時間がかかる可能性がある。そ こで、オーパーフローする恐れがある場合には、復号に 影響を与えにくい単位、例えば1フレーム単位で符号パ ッファメモリ内の符号化データを間引き、本来の復号画 像の代わりに復号化部の画像メモリに格納されている画 像を出力することによって、符号パッファメモリ内の符 号化データを減少させる必要がある。逆に符号化データ の伝送速度に対して復号化速度が速い場合には、符号バ ッファメモリの符号化データが減少していき、符号バッ ファメモリがアンダーフローする恐れがある。アンダー フローして符号化データが途切れると、復号画像を出力 する事ができなくなり画像が途切れてしまう。そこで画 像が途切れることがないように、アンダーフローする恐 れがある場合には、符号バッファメモリ内の符号化デー タの復号化部への供給を中断し、本来の復号画像の代わ りに復号化部の画像メモリに格納されている画像を出力 することによって、符号パッファメモリ内の符号化デー 夕量を増加させる必要がある。

【0003】従来の符号パッファメモリ制御について、 図6を用いて説明する。本回路は符号バッファメモリ制 御部601と符号パッファメモリ602と復号化部60

3と比較器6041,6042と画像メモリ605とで 構成されている。閾値L1は、符号化データ量通知信号 6 f がこの値を下回るとアンダーフローの可能性がある と判定する値であり、1フレーム時間の間に符号バッフ アメモリ602に蓄積される符号化データ量程度の値を 設定する。また、閾値L4は符号化データ量通知信号6 f がこの値を上回るとオーバーフローの可能性があると 判定する値であり、符号バッファメモリ602の容量か ら1フレーム時間の間に符号バッファメモリ602に蓄 積される符号化データ量を減じた程度の値を設定する。 符号バッファメモリ制御部601は比較器6041の出 力によって符号化データ量通知信号6fが閾値L1を下 回ったことを検出すると、復号化部603が復号中のフ レームの復号が終わった段階で符号バッファメモリ制御 信号6aで符号パッファメモリ602の読み出しを停止 させ、フレーム単位などの復号に影響を与えにくい単位 で符号化データの間引きをさせ、復号化動作制御信号6 bで復号化部603に復号動作を停止させる。そして画 像メモリ制御信号6 eで画像メモリ605に読み出し動 作をさせ、間引きされた画像の代わりに画像メモリ60 5に格納されている復号済の画像を出力させる。その後 符号化データ量通知信号6fが閾値L4を下回ってか ら、符号バッファメモリ制御信号 6 a で符号バッファメ モリ602に読み出し動作をさせ、復号化動作制御信号 6 bで復号化部603に復号動作をさせる。これがオー バーフロー防止のための符号バッファメモリおよび画像 メモリ制御である。

[0004]

【発明が解決しようとする課題】動画像の圧縮方式の国 際規格であるMPEG (Moving Picture Experts Group) などでは、符号化する画 像の予測方法によって復号画像の取扱いが異なる。他の 画像からの予測を行わずにフレーム内で符号化した画像 をI-ピクチャといい、復号器では復号画像を一度画像 メモリに格納してから出力する。時間的に過去の画像か らの予測によって符号化した画像をPーピクチャとい い、I-ヒクチャと同様に復号器では復号画像を一度画 像メモリに格納してから出力する。また、時間的に過去 の画像および未来の画像の両方からの予測によって符号 化した画像をBービクチャといい、復号器では復号画像 をそのまま外部に出力するだけで画像メモリに格納する ことはしない。復号器の画像メモリに格納された復号画 像は、PービクチャおよびBービクチャの復号の際の予 測に使用される。

【0005】上述のように復号器の画像メモリに格納される復号画像は、I- UクチャおよびP- Uクチャだけであり、B- Uクチャは画像メモリに格納されないため、例えば、図3②のように復号器から出力される画像が I_1 B_2 B_3 B_4 P_7 B_8 …となっている場合に、 B_1 を復号している途中(b点)で符号化データ

量が閾値L1を下回ってアンダーフローが起こりそうになり、2フレーム時間だけ符号化データの供給が停止されたとすると、復号器からの出力画像は図3④のように I_1 B_2 B_3 I_1 I_1 B_6 P_7 B_8 …となり、 B_1 の次に画像メモリに格納されている I_1 が出力されて(i点)、2フレーム時間分逆戻りすることになり、復号画像が不自然になってしまう。さらに、 I_1 の次に B_6 が出力されるため(J 点)、 D_8 2つの画像の間が D_8 5フレーム時間分と大きく離れており、ここでも復号画像が不自然になってしまう。

【0006】本発明の目的は、アンダーフロー防止のための処理またはオーバーフロー防止のための処理の前後の出力画像について、上述のような時間的な逆戻りや時間的な飛びを抑え、復号画像の不自然さを少なくすることのできる符号バッファメモリおよび画像メモリの制御方式を提供することにある。

[0007]

【課題を解決するための手段】本発明は、符号を蓄積す るパッファメモリと、該パッファメモリの出力からI-ピクチャ (フレーム内符号化画像)、P-ピクチャ (前 方向予測符号化画像)、Bービクチャ(双方向予測符号 化画像)を復号する復号器と、該復号器の処理過程でI - ピクチャおよびP - ピクチャを一時的に蓄積する画像 メモリと、該バッファメモリに蓄積した符号量と外部か ら設定する第1の閾値および第2の閾値とを比較する比 較器と、を有し、第1の閾値を第2の閾値よりも小さい のものとして、該バッファメモリに蓄積した符号量が第 1の閾値と第2の閾値との間にある場合には、1フレー ムのIーピクチャまたはPーピクチャを復号した直後か ら、該バッファメモリに蓄積した符号量が第2の閾値を・ 上回るまで該バッファメモリの読み出し停止と該画像メ モリからの反復読み出しを行い、該パッファメモリに蓄 積した符号量が第1の閾値よりも少ない場合には、該バ ッファメモリに蓄積した符号量が第2の閾値を上回るま で該バッファメモリの読み出し停止と該画像メモリから の反復読み出しを行うことを特徴とする。

【0008】また、符号を蓄積するパッファメモリと、該パッファメモリの出力から I ーピクチャ(フレーム内符号化画像)、Pーピクチャ(前方向予測符号化画像)を復号器と、該復号器の処理過程で I ーピクチャを復号器と、該復号器の処理過程で I ーピクチャをであるでは、メモリと、該復号器の処理過程で I ーピクチャを一時的に蓄積した符号量と外部から設定する第1の閾値を第2の閾値とを比較する比較器と、を有し、第1の閾値を第2の閾値よりも小さいものとして、該別ッファメモリに蓄積した符号量が第1の閾値と第2の閾値との間にある場合には、1フレームの I ーピクチャメーリに蓄積した符号量が第1の閾値を下回るまではパッファメモリの符合すべてを読み飛ばし、読み飛ばしたフレッスモリの符合すべてを読み飛ばし、読み飛ばしたフレ

ームに代えて該画像メモリからの読み出しを行い、該バッファメモリに蓄積した符合量が第2の閾値よりも多い場合には、該バッファメモリに蓄積した符合量が第1の閾値を下回るまで該バッファメモリの符合すべてを読み飛ばし、読み飛ばしたフレームに代えて該画像メモリからの読み出しを行うことを特徴とする。

【0009】さらに、符号を蓄積するパッファメモリ と、該バッファメモリの出力からI-ピクチャ(フレー ム内符号化画像)、P-ピクチャ(前方向予測符号化画 像)、B-ビクチャ(双方向予測符号化画像)を復号す る復号器と、該復号器の処理過程でIービクチャおよび P-ピクチャを一時的に蓄積する画像メモリと、該バッ ファメモリに蓄積した符号量と外部から設定する第1の 閾値および第2の閾値とを比較する比較器と、を有し、 第1の閾値を第2の閾値よりも小さいものとして、該バ ッファメモリに蓄積した符号量が第1の閾値と第2の閾 値との間にある場合には、1フレームのI-ビクチャま たはPービクチャを復号した直後から、該パッファメモ リに蓄積した符号量が第1の閾値を下回るまで該バッフ ァメモリの符号の内B-ピクチャの符号だけを読み飛ば し、読み飛ばしたフレームに代えて該画像メモリからの 読み出しを行い、該バッファメモリに蓄積した符号量が 第2の閾値よりも多い場合には、該パッファメモリに蓄 積した符号量が第1の閾値と第2の閾値との間になるま で該パッファメモリの符合すべてを読み取ばし、読み飛 ばしたフレームに代えて該画像メモリからの読み出しを 行うことを特徴とする。

[0010]

【実施例】次に本発明について図面を参照して説明する。 ・・ **

.

【0011】図1は本発明の第1の実施例を示すブロッ ク図である。図1において伝送路から入力された符号化 データは符号パッファメモリ102に入力され、符号パ ッファメモリ102の出力は復号化部103に入力さ れ、復号画像となって画像メモリ105に入力されると ともに外部に出力される。画像メモリ105からは復号 画像が復号化部103に入力される。復号化部103か らは符号化データ要求信号1 cとピクチャタイプ通知信 号1 dとが符号バッファメモリ制御部101に入力され る。符号パッファメモリ制御部101の出力は、符号パ ッファ制御信号1aとして符号バッファメモリ102 に、復号化動作制御信号1bとして復号化部103に、 画像メモリ制御信号1eとして画像メモリ105に、符 号化データ量通知信号1fとして比較器1041と比較 器1042と比較器1043と比較器1044とのそれ ぞれの片方の入力に入力される。 閾値 L1 は比較器 10 41の他方の入力に、閾値L2は比較器1042の他方 の入力に、閾値L3は比較器1043の他方の入力に、 閾値L4は比較器1044の他方の入力にそれぞれ入力 される。比較器1041の出力と比較器1042の出力

と比較器1043の出力と比較器1044の出力とはそ れぞれ符号パッファメモリ制御部101に入力される。 【0012】次に、本実施例の動作について図面を参照 して説明する。図2は本発明の第1の実施例の動作を示 すフローチャートである。通常の動作状態においては、 符号バッファメモリ制御部101は、伝送路から入力さ れた符号化データを書き込むように、符号パッファメモ リ制御信号1aで符号パッファメモリ102に書き込み 動作をさせる。復号化部103は符号化データ要求信号 1 cを符号バッファメモリ制御部101に出力し、符号 バッファメモリ制御部101は、復号化部103からの 符号化データ要求信号1cを受けて、符号化データを復 号化部103に対して供給するために、符号バッファメ モリ制御信号1 aで符号バッファメモリ102に読み出 し動作をさせる。符号化データの供給を受けた復号化部 103は、符号化データを復号して復号画像をつくる。 符号パッファメモリ制御部101は、復号化部103か らのピクチャタイプ通知信号1dによって復号画像がI - ビクチャまたはP-ビクチャであると知ると、その復 号画像を画像メモリ105に書き込むために、画像メモ リ制御信号1eで画像メモリ105に書き込み動作をさ せる。この通常の動作状態においては、符号パッファメ モリ102内の符号化データ量が閾値L2から閾値L3 の間を変化するように設計しておけば、アンダーフロー やオーバーフローは生じない。なお、閾値L2は2フレ ーム時間程度の間に符号バッファメモリ102に蓄積さ れる符号化データ量程度の値を、閾値L3は符号バッフ アメモリ102の容量から2フレーム時間程度の間に符 号パッファメモリ102に蓄積される符号化データ量を 減じた程度の値を設定する。

【0013】しかし、伝送路でのデータ化けなどにより 復号器にエラーが発生した場合や、伝送速度と復号化速度との差が設計値よりも大きい場合には、アンダーフローやオーバーフローが生じる可能性があるため、図2のフローチャートに示す符号バッファメモリおよび画像メモリ制御を行う。

【0014】符号パッファメモリ制御部101は通常の復号動作をしながら、符号化デーあ量通知信号1fと各 閾値L1, L2, L3, L4との関係を、各比較器1041, 1042, 1043, 1044の各出力によって常時監視し、次のケースa, ケースbに当てはまる場合には、通常の復号動作からアンダーフロー防止またはオーバーフロー防止のための処理に切り換える。なお、閾値L1はフレーム時間の間に符号パッファメモリ102に蓄積される符号化データ量程度の値を、閾値L4は符号パッファメモリ102に蓄積される符号化データ量を減じた程度の値を設定する。

ケースa

符号化データ量通知信号1fが閾値L2以下の場合に

は、次のアンダーフロー防止のための処理を行う。

ステップ1

復号化部103が現在復号中のフレームの復号が終了するのを待つ。

ステップ2

符号化データ量通知信号 1 f が閾値 L 1 以下の場合にはステップ 4 以降を、そうでなければステップ 3 以降を行う。

ステップ3

符号パッファメモリ制御部101は、復号化部103から入力されるピクチャタイプ通知信号1dを判定し、復号終了したフレームがI-ピクチャまたはP-ピクチャであった場合にはステップ4以降を行い、そうでなかった場合にはステップ8以降を行う。

ステップ4

符号パッファメモリ制御部101は、符号パッファメモリ制御信号1aによって符号パッファメモリ102い復号化部103への符号化データの供給停止を指示する。 ステップ5

符号パッファメモリ制御部101は、符号化データが供給されないため復号化部103が出力することのできない画像の代わりに、画像メモリ105に格納されている画像を出力するために、符号化動作制御信号1bで復号化部103に復号動作を停止させ、画像メモリ制御信号1eで画像メモリ105に読み出し動作をさせる。

ステップ6

符号化データ量通知信号 1 f が閾値 L 2 以下であればステップ 5 以降を、そうでなければステップ 7 以降を行う。

ステップ7

符号パッファメモリ制御部101は、復号化部103への符号化データの供給を再開するために、符号パッファメモリ制御信号1aで符号パッファメモリ102に読み出しを動作をさせ、ステップ9を行う。

ステップ8

符号パッファメモリ制御部101は、次のフレームの復号を行うために符号パッファメモリ制御信号1 a で符号パッファメモリ102に読み出し動作をさせ、復号化動作制御信号1 b で復号化部103に復号動作をさせて、ステップ1以降を行う。

ステップ9

符号化動作制御信号1bで復号化部103に復号動作を させ、通常の復号動作に戻る。

ケースb

符号化データ量通知信号1fが閾値L3以上の場合には、次のオーバーフロー防止のための処理を行う。

ステップ1

復号化部103が現在復号中のフレームの復号が終了するのを待つ。

ステップ2

符号化データ量通知信号1aが閾値L4以上の場合にはステップ4以降を、そうでなければステップ3以降を行う。

ステップ3

符号パッファメモリ制御部101は、復号化部103から入力されるピクチャタイプ通知信号1bを判定し、復号終了したフレームがIーピクチャまたはPーピクチャであった場合にはステップ4以降を行い、そうでなかった場合にはステップ9以降を行う。

ステップ4

符号パッファメモリ制御部101は、符号パッファメモリ制御信号1aによって符号パッファメモリ102に復号化部103への符号化データの供給停止を指示する。ステップ5

符号パッファメモリ制御部101は、1フレーム分の符号化データを間引きするように符号パッファメモリ制御信号1aで符号パッファメモリ102を制御する。

ステップ6

符号パッファメモリ制御部101は、復号化動作制御信号1bで復号化部103に復号動作を停止させ、ステップ3で符号化データが間引きされたために復号化部103が出力することのできない復号画像の代わりに、画像メモリ105に格納されている画像を出力するために、画像メモリ制御信号1eで画像メモリ105に読み出し動作をさせる。

ステップ7

符号化データ量通知信号1 f が閾値L 3 以上であればステップ5 以降を行い、そうでなければステップ8 以降を行う。

ステップ8

符号パッファメモリ制御部101は、復号化部103への符号化データの供給を再開するために、符号パッファメモリ制御信号1aで符号パッファメモリ102に読み出し動作をさせ、ステップ10を行う。

ステップ9

符号バッファメモリ制御部101は、次のフレームの復号を行うために符号バッファメモリ制御信号1aで符号バッファメモリ102に読み出し動作をさせ、復号化動作制御信号1bで復号化部103に復号動作をさせて、ステップ1以降を行う。

ステップ10

復号化動作制御信号1bで復号化部103に復号動作を させ、通常の復号動作に戻る。

【0015】次に、本実施例における出力画像の一例について図面を参照して説明する。図3は復号器から出力される画像の例を示す図であり、①は符号化データの伝送される順番であり、1。は n番目に復号画像として出力される I ーピクチャを、P。は n番目に復号画像として出力される P ーピクチャを、B。は n番目に復号画像として出力される B ーピクチャを表している。②はアン

ダーフロー防止のための処理やオーバーフロー防止のための処理を行う必要がなかった場合に復号器から出力される画像である。

【0016】復号を続けたときに、aの時点で符号化デ ータ量がL2を下回り、bの時点でL1を下回るとき に、本実施例と従来例とに従ってアンダーフロー防止処 理をすると2フレーム時間で本実施例においては符号化 データ量がL2を、従来例においてはL1を上回り、そ の後アンダーフロー防止処理が必要ない場合において、 本実施例の復号器から出力される画像が③であり、従来 例の復号器から出力される画像が④である。本実施例に おいては、aの時点で符号化データ量がL2を下回り、 P, の復号が終了した時点で符号化データの供給を停止 し、符号化データが供給されないために復号することが できない画像の代わりに画像メモリ105に格納されて いる I」を出力する。 2 フレーム時間で符号化データ量 がL2を上回るため I_1 は2回出力され、その後は通常 の復号動作に戻って③の出力順となる。従来例において は、bの時点で符号化データ量がL1を下回り、B₁の 復号が終了した時点で符号化データの供給を停止し、符 号化データが供給されないために復号することができな い画像の代わりに画像メモリ105に格納されているI 1 を出力する。2フレーム時間で符号化データ量がL1 を上回るため I_1 は 2 回出力され、その後は通常の復号 動作に戻って④の出力順となる。

【0017】また、復号を続けたときに、aの時点で符 号化データ量がL3を上回り、bの時点でL4を上回る ときに、本実施例と従来例とに従ってオーバーフロー防 止処理をすると2フレーム時間で本実施例においては符 号化データ量がL3を、従来例においてはL4を下回 り、その後オーバーフロー防止処理が必要ない場合にお いて、本実施例の復号器から出力される画像が⑤であ り、従来例の復号器から出力される画像が⑥である。本 実施例においては、aの時点で符号化データ量がL3を 上回り、P₁の復号が終了した時点で符号化データの供 給を停止し、次の画像を符号化データ(B₁)を間引 き、間引かれたために復号することができないB,の代 わりに画像メモリ105に格納されている I₁を出力す る。2フレーム時間で符号化データ量がL3を下回るた めB3 も間引かれ、 I_1 は計2回出力される。その後は 通常の復号動作に戻って⑤の出力順となる。従来例にお いては、bの時点で符号化データ量がL4を上回り、B 3の復号が終了した時点で符号化データの供給を停止 し、次の画像の符号化データ (B₄) を間引き、間引か れたために復号することができないB、の代わりに画像 メモリ105に格納されている I_1 を出力する。2フレ ーム時間で符号化データ量がL4を下回るためB、も間 引かれ、 ${f I}_1$ は計 ${f 2}$ 回出力される。その後は通常の復号 動作に戻って⑥の出力順となる。

【0018】図4に本発明の第2の実施例を示すブロッ

ク図を示す。図4に示す実施例は、図1に示す本発明の 第1の実施例よりアンダーフロー防止のためのものを取 り除き、オーバーフロー防止のための制御のみを行うも のである。

【0019】図4において伝送路から入力された符号化 データは符号バッファメモリ402に出力され、符号バ ッファメモリ402の出力は復号化部403に入力さ れ、復号画像となって画像メモリ405に入力されると ともに外部に出力される。画像メモリ405からは復号 画像が復号化部403に入力される。復号化部403か らは符号化データ要求信号4cとピクチャタイプ通知信 号4dとが符号バッファメモリ制御部401に入力され る。符号バッファメモリ制御部401の出力は、符号バ ッファ制御信号4aとして符号パッファメモリ402 に、復号化動作制御信号4bとして復号化部403に、 画像メモリ制御信号4eとして画像メモリ405に、符 号化データ量通知信号4fとして比較器4041と比較 器4042とのそれぞれの片方の入力に入力される。閾 値L3は比較器4041の他方の入力に、閾値L4は比 較器4042の他方の入力にそれぞれ入力される。比較 器4041の出力と比較器4042の出力とはそれぞれ 符号パッファメモリ制御部4041の出力と比較器40 42の出力とはそれぞれ符号バッファメモリ401に入 力される。

【0020】次に、本実施例の動作について図面を参照 して説明する。図5は本発明の第2の実施例の動作を示 すフローチャートである。通常の動作状態においては、 符号バッファメモリ制御部401は、伝送路から入力さ れた符号化データを書き込むように、符号パッファメモ リ制御信号4aで符号パッファメモリ402に書き込み 動作をさせる。復号化部403は符号化データ要求信号 4 a を符号パッファメモリ制御部 4 0 1 に出力し、符号 パッファメモリ制御部401は、復号化部403からの 符号化データ要求信号4aを受けて、符号化データを復 号化部403に対して供給するために、符号バッファメ モリ制御信号4aで符号パッファメモリ402に読み出 し動作をさせる。符号化データの供給を受けた復号化部 4.03は、符号化データを復号して復号画像をつくる。 符号パッファメモリ制御部401は、復号化部403か らのピクチャタイプ通知信号 4 d によって復号画像が I - ビクチャまたはP-ビクチャであると知ると、その復 号画像を画像メモリ405に書き込むために、画像メモ り制御信号4eで画像メモリ405に書き込み動作をさ せる。この通常の動作状態においては、符号バッファメ モリ402内の符号化データ量が閾値L3を下回るよう に設計しておけば、オーバーフローは生じない。なお、 閾値L3は符号パッファメモリ402の容量から2フレ 一ム時間程度の間に符号パッファメモリ402に蓄積さ れる符号化データ量を減じた程度の値を設定する。

【0021】しかし、伝送路でのデータ化けなどにより

復号器にエラーが発生した場合や、伝送速度が復号化速 度よりも著しく速い場合には、オーバーフローが生じる 可能性があるため、図5のフローチャートに示す符号バ ッファメモリおよび画像メモリ制御を行う。

【0022】符号パッファメモリ制御部401は通常の復号動作をしながら、符号化データ最通知信号4fと各関値L3,L4との関係を、各比較器4041,4042の各出力によって常時監視し、次のケースaに当てはまる場合には、通常の復号動作からオーパーフロー防止のための処理に切り換える。なお、閾値L4は符号パッファメモリ402の容量からフレーム時間の間に符号パッファメモリ402に蓄積される符号化データ量を減じた程度の値を設定する。

ケースa

符号化データ量通知信号4fが閾値L3以上の場合には、次のオーバーフロー防止のための処理を行う。

ステップ1

復号化部 4 0 3 が現在復号中のフレームの復号が終了するのを待つ。

ステップ2

符号化データ量通知信号 4 f が閾値 L 4以上の場合にはステップ 4 以降を、そうでなければステップ 3 以降を行う。

ステップ3

符号バッファメモリ制御部401は、復号化部403から入力されるピクチャタイプ通知信号4dを判定し、復号終了したフレームがIーピクチャまたはPーピクチャであった場合にはステップ4以降を行い、そうでなかった場合にはステップ9以降を行う。

ステップ4 "

符号パッファメモリ制御部401は、符号パッファメモリ制御信号4aによって符号パッファメモリ402に復号化部403への符号化データの供給停止を指示する。ステップ5

符号パッファメモリ制御部401は、1フレーム分の符号化データを間引きするように符号パッファメモリ制御信号4aで符号パッファメモリ402を制御する。

ステップ6

符号パッファメモリ制御部401は、符号化データが供給されないため復号化部403が出力することのできない画像の代わりに、画像メモリ405に格納されている画像を出力するために、符号化動作制御信号4bで復号化部403に復号動作を停止させ、画像メモリ制御信号4eで画像メモリ405に読み出し動作をさせる。

ステップ?

符号化データ量通知信号4fが閾値L3以上であればステップ5以降を行い、そうでなければステップ8以降を行う。

ステップ8

符号パッファメモリ制御部401は、復号化部403へ

の符号化データの供給を再開するために、符号バッファメモリ制御信号4aで符号バッファメモリ402に読み出し動作をさせ、ステップ10を行う。

ステップ9

符号パッファメモリ制御部401は、次のフレームの復号を行うために符号パッファメモリ制御信号4aで符号パッファメモリ402に読み出し動作をさせ、復号化動作制御信号4bで復号化部403に復号動作をさせて、ステップ1以降を行う。

ステップ10

符号化動作制御信号4bで復号化部403に復号動作を させ、通常の復号動作に戻る。

【0023】本実施例における出力画像の一例については、第1の実施例のオーバーフロー防止のための処理のものと同様である。

[0024]

【発明の効果】本発明の動画像復号制御方式では、アン ダーフロー防止のための閾値やオーバーフロー防止のた めの閾値を複数持たせ、それぞれにおいて異なる処理を している。

【0025】アンダーフロー防止のための処理において は、符号バッファメモリに蓄積されている符号化データ 量が比較的多い段階(閾値L2を下回った段階)では、 符号化データの供給を停止し、復号処理を一時中断する のがIービクチャまたはPービクチャの復号が終わった 前後であるため、図3③に示すように復号処理を中断す る直前に出力した画像(I」)と中断中に出力する画像 (I_i) とを同一の画像とすることができるため(c点)、出力画像が時間的に逆戻りすることはない。ま た、復号処理を中断している間に出力した画像(I₁) と復号処理を再開した後に出力する画像(B₁)との間 に時間的な飛びがないため (d点)、従来のアンダーフ ロー防止のための処理の場合 (図3④のe点で2フレー ム時間戻って、 f点で3フレーム時間飛ぶ)と比較し て、復号画像に不自然さが少ない。また、符号化データ 量が閾値し2を下回り、I-ビクチャまたはP-ビクチ ャが来るのを待っている間に、符号化データ量が閾値L 1を下回ることがあった場合には、従来例と同様に直ち に次の画像以降を復号を中断するため、アンダーフロー を起こす恐れがない。

した後に出力する画像(B₄)との間に時間的な飛びが 少ないため (h点)、従来のオーバーフロー防止のため の処理の場合(図3⑥のi点で2フレーム時間戻って、 j点で5フレーム時間飛ぶ)と比較して、復号画像に不 自然さが少ない。また、符号化データ量が閾値L3を上 回り、IーピクチャまたはPーピクチャが来るのを待っ ている間に、Bービクチャが多数連続したりして符号化 データ量が閾値L4を下回った場合には、従来例と同様 に直ちに次の画像以降の復号を中断して符号化データを 間引くため、オーバーフローを起こす恐れがない。さら に、符号バッファメモリに蓄積されている符号化データ 量が、閾値L3から閾値L4の間にある場合には、間引 く符号化データをBーピクチャのものだけとすれば、オ ーパーフロー防止のための処理の途中でも I - ピクチャ およびPービクチャの復号が行われ、復号画像が出力さ れると同時に画像メモリにも書き込まれるため、復号画 像の不自然さが少なくなるとともに、オーバーフロー防 止のための処理が終わった後に復号される予測符号化画 像 (P-ビクチャおよびB-ビクチャ) を正しく復号す ることができる。

【0027】以上のように、本発明の符号パッファメモリおよび画像メモリ制御方式によれば、アンダーフロー防止のための処理またはオーバーフロー防止のための処理お前後の出力画像について、時間的な逆戻りや時間的な飛びを抑え、復号画像の不自然さを少なくすることができる。また、符号パッファメモリの容量が十分でなく

オーバーフロー防止のための処理が多く行われるような 場合においても、復号画像の不自然さを少なくすること ができる。

【図面の簡単な説明】

【図1】本発明の第1の実施例を示すプロック図。

【図2】本発明の第1の実施例の動作を示すフローチャ ート。

【図3】復号器から出力される画像の例を示す図。

【図4】本発明の第2の実施例を示すプロック図。

【図5】本発明の第2の実施例の動作を示すフローチャート。

【図6】従来例のブロック図。

【符号の説明】

101,401,601 符号パッファメモリ制御部

102,402,602 符号パッファメモリ

103,403,603 符号化部

1041, 1042, 1043, 1044, 4041,

4042,6041,6042 比較器

105,405,605 画像メモリ

1a, 4a, 6a 符号パッファメモリ制御信号

1b, 4b, 6b ·符号化動作制御信号

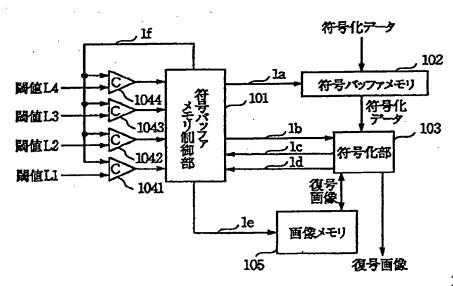
1 c, 4 c, 6 c 符号化データ要求信号

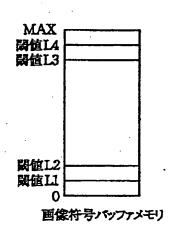
1d, 4d, 6d ピクチャタイプ通知信号

1e, 4e, 6e 画像メモリ制御信号

1f, 4f, 6f 符号化データ量通知信号

【図1】





la … 符号パッファメモリ制御信号

1b · · · 復号化動作制御信号

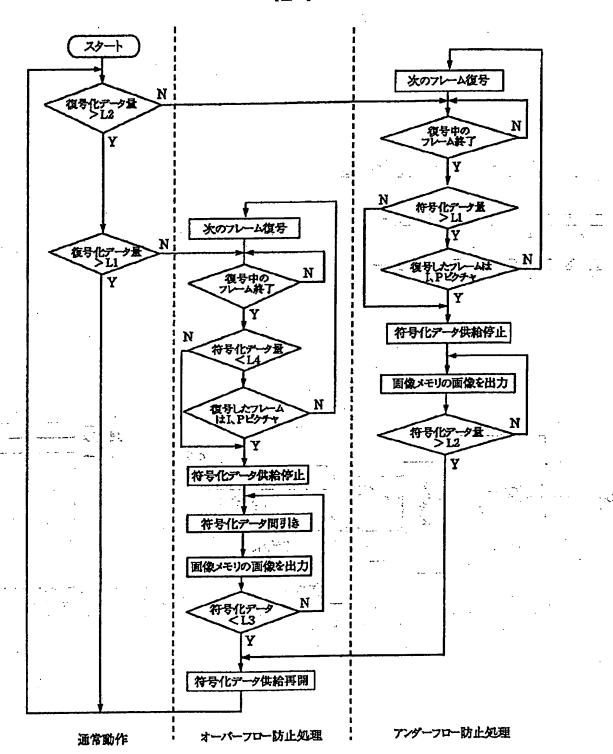
lc … 符号化データ要求信号

1d … ピクチャタイプ通知信号

le … 画像メモリ制御信号

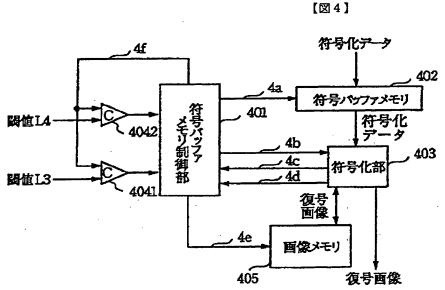
1f ··· 符号化データ量通知信号

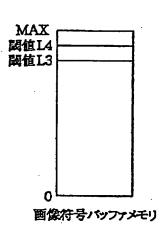
【図2】



【図3】

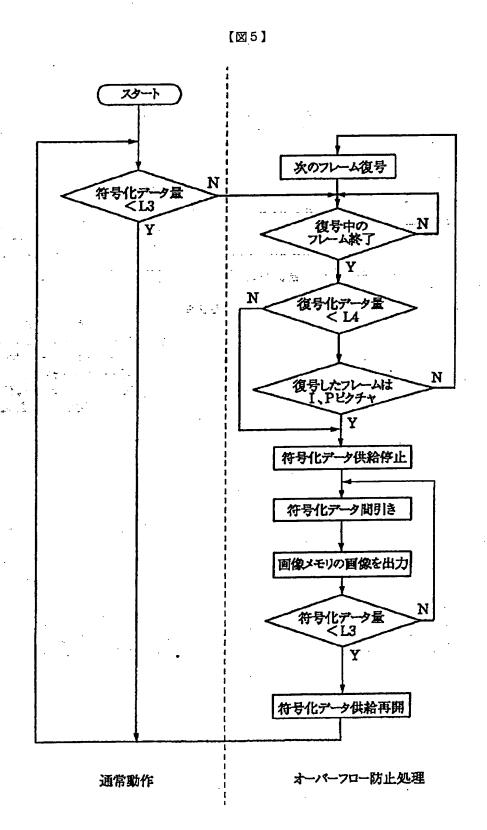
- O G Py Be Bs B B B B --
- ② I Ba Ba Ba Ba Ba P7 Ba ----
- 9 L L L Be Be Be F Be --
- **⊕** I B B B B P B ---
- Ф <u>Б</u> <u>Б</u> <u>В</u> В В В В Т
- 6 I B B B I I B F B ----



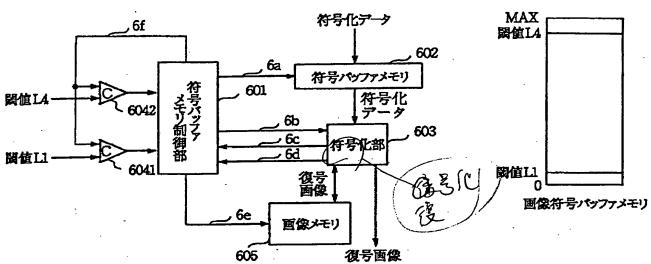


42 … 符号パッファメモリ制御信号 4b … 復号化動作制御信号 4c … 符号化データ要求信号 4d … ビクチャクイブ通知信号 4e … 画像メモリ制御信号

4. ・・ 符号化データ量通知信号



[図6]



62 … 符号パッファメモリ飢御信号

6b ··· 復号化動作制御信号

6c ··· 符号化データ要求信号 6d ··· ピクチャタイプ通知信号

6e ··· 画像メモリ制御信号

6f ··· 符号化デーク量通知信号